



**ΤΜΗΜΑ ΜΗΧΑΝΙΚΩΝ ΗΛΕΚΤΡΟΝΙΚΩΝ ΥΠΟΛΟΓΙΣΤΩΝ ΚΑΙ ΠΛΗΡΟΦΟΡΙΚΗΣ  
ΤΜΗΜΑ ΗΛΕΚΤΡΟΛΟΓΩΝ ΜΗΧΑΝΙΚΩΝ ΚΑΙ ΤΕΧΝΟΛΟΓΙΑΣ ΥΠΟΛΟΓΙΣΤΩΝ**

**Διατμηματικό Πρόγραμμα Μεταπτυχιακών Σπουδών:  
«Ολοκληρωμένα Συστήματα Υλικού και Λογισμικού»  
ΔΠΜΣ - ΟΣΥΛ**

**Ωρολόγιο Πρόγραμμα Εαρινού Εξαμήνου 2023-24**

Ημερομηνία Έναρξης Μαθημάτων 19.02.2024

Έκδοση 1.0 (τελευταία ενημέρωση: Παρασκευή 23 Φεβρουαρίου)

ΔΠΙΜΣ - ΟΣΥΛ, Ωρολόγιο Πρόγραμμα Εαρινού Εξαμήνου 2023-24

ΩΡΕΣ	ΔΕΥΤΕΡΑ	ΤΡΙΤΗ	ΤΕΤΑΡΤΗ	ΠΕΜΠΤΗ	ΠΑΡΑΣΚΕΥΗ
9:00-10:00		Αρχιτεκτονικές Δικτυακών Συστημάτων (Δ. Σερπάνος) ΗΛ7			
10:00-11:00		Αρχιτεκτονικές Δικτυακών Συστημάτων (Δ. Σερπάνος) ΗΛ7			
11:00-12:00		Αρχιτεκτονικές Δικτυακών Συστημάτων (Δ. Σερπάνος) ΗΛ7 Προηγμένα Θέματα Τεχνολογιών Υλοποίησης Αλγορίθμων (Χρ. Ζαρολιάγκης) Δ1-ΕΗΥ	Προηγμένα Θέματα Τεχνολογιών Υλοποίησης Αλγορίθμων (Χρ. Ζαρολιάγκης) Δ1	Συστήματα Ψηφιακής Επεξεργασίας (Β. Παλιουράς) ΗΛ1	
12:00-13:00		Προηγμένα Θέματα Τεχνολογιών Υλοποίησης Αλγορίθμων (Χρ. Ζαρολιάγκης) Δ1-ΕΗΥ	Προηγμένα Θέματα Τεχνολογιών Υλοποίησης Αλγορίθμων (Χρ. Ζαρολιάγκης) Δ1	Συστήματα Ψηφιακής Επεξεργασίας (Β. Παλιουράς) ΗΛ1	
13:00-14:00				Συστήματα Ψηφιακής Επεξεργασίας (Β. Παλιουράς) ΗΛ1	
14:00-15:00	Σχεδίαση Συστημάτων Χαμηλής Κατανάλωσης (Γ. Θεοδορίδης, Οδ. Κουφοπαύλου) Εργαστήριο VLSI	Συστήματα σε Ολοκληρωμένα Κυκλώματα (Οδ. Κουφοπαύλου) Εργαστήριο VLSI			

15:00-16:00	<b>Σχεδίαση Συστημάτων Χαμηλής Κατανάλωσης</b> (Γ. Θεοδορίδης, Οδ. Κουφοπαύλου) <b>Εργαστήριο VLSI</b>	<b>Συστήματα σε Ολοκληρωμένα Κυκλώματα</b> (Οδ. Κουφοπαύλου) <b>Εργαστήριο VLSI</b>			
16:00-17:00		<b>Συστήματα σε Ολοκληρωμένα Κυκλώματα</b> (Οδ. Κουφοπαύλου) <b>Εργαστήριο VLSI</b>	<b>Ασφάλεια σε Υλικό</b> (Ν. Σκλάβος) <b>Δ1</b>		
17:00-18:00			<b>Ασφάλεια σε Υλικό</b> (Ν. Σκλάβος) <b>Δ1</b>		
18:00-19:00	<b>Έλεγχος Ορθής Σχεδίασης και Κατασκευής VLSI Συστημάτων - Σχεδίαση για Εύκολο Έλεγχο</b> (Δ. Νικολός) <b>E2</b>		<b>Ασφάλεια σε Υλικό</b> (Ν. Σκλάβος) <b>Δ1</b>		
19:00-20:00	<b>Έλεγχος Ορθής Σχεδίασης και Κατασκευής VLSI Συστημάτων - Σχεδίαση για Εύκολο Έλεγχο</b> (Δ. Νικολός) <b>E2</b>				
20:00-21:00	<b>Έλεγχος Ορθής Σχεδίασης και Κατασκευής VLSI Συστημάτων - Σχεδίαση για Εύκολο Έλεγχο</b> (Δ. Νικολός) <b>E2</b>				

### **Αμφιθέατρα και Αίθουσες διδασκαλίας:**

- Δ1, Δ2, Ε1, Ε2, ΕΗΥ: Τμήμα Μηχανικών Η/Υ και Πληροφορικής
- ΗΛ1, ΗΛ7, Εργαστήριο VLSI, Ε/Τ&ΓΠ: Τμήμα Ηλεκτρολόγων Μηχανικών και Τεχνολογίας Υπολογιστών

Ο Διευθυντής του ΔΠΜΣ ΟΣΥΛ,

Νικόλαος Γ. Σκλάβος,  
Αναπληρωτής Καθηγητής